

E' una tecnica semplice il cui scopo è quello di convertire l'output di un terminale V.24 oppure analogica in una sequenza sincrona di bit a 64 Kbit/s; questo perché una grande quantità di dispositivi utente trasmette a velocità inferiori (9600 bit/s ad esempio).

Il completamento a 64 Kbit/s viene realizzato attraverso l'aggiunta di bit nulli alla sequenza di bit trasmessi dal terminale utente.

La modalità sincrona di questa trasmissione implica inoltre che se il terminale non trasmette per determinati intervalli di tempo, l'adattatore TA con bit stuffing continua a trasmettere sequenze di bit nulli impegnando il canale anche se non vi è effettiva trasmissione di informazione.

Il bit stuffing per la sua caratteristica trasmissiva sincrona, non può applicare nessun metodo di correzione degli errori (CRC) in quanto questi prevedono la trasmissione asincrona a pacchetto.

L'adattatore di terminale bit stuffing si applica bene ove l'errore di bit è abbastanza irrilevante come ad esempio nella trasmissione digitale di segnali analogici e dove la trasmissione delle informazioni è continua e prossima a 64 Kbit/s.

